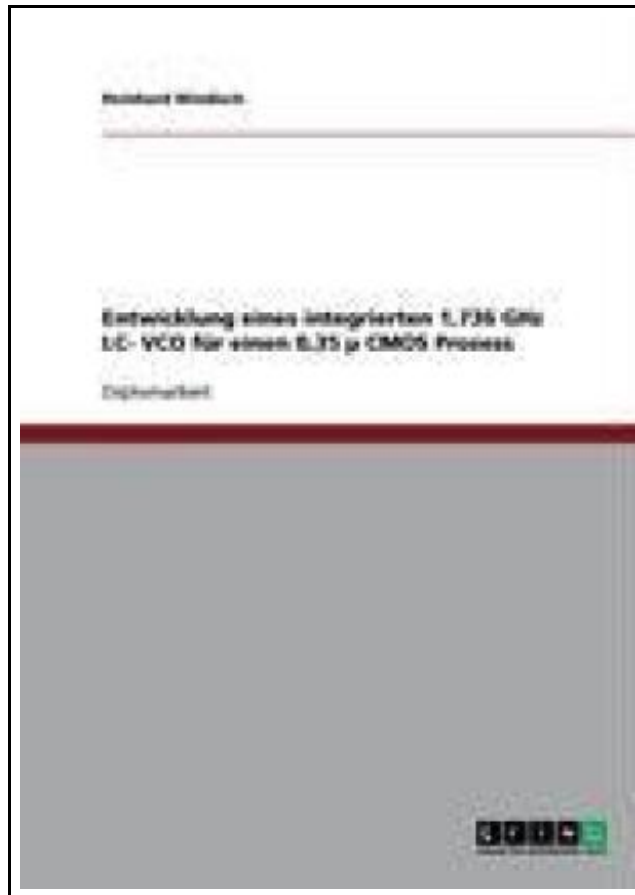


Entwicklung eines integrierten 1,736 GHz LC- VCO für einen 0,35 μ CMOS Prozess



Filesize: 4.5 MB

Reviews

I just started off looking over this ebook. It is actually loaded with wisdom and knowledge Its been developed in an remarkably simple way in fact it is simply after i finished reading through this book where basically modified me, modify the way i believe.

(Josie Koch IV)

ENTWICKLUNG EINES INTEGRIERTEN 1,736 GHz LC- VCO FÜR EINEN 0,35 μ CMOS PROZESS



To read **Entwicklung eines integrierten 1,736 GHz LC- VCO für einen 0,35 μ CMOS Prozess** PDF, remember to refer to the hyperlink below and download the ebook or gain access to other information that are have conjunction with **ENTWICKLUNG EINES INTEGRIERTEN 1,736 GHz LC- VCO FÜR EINEN 0,35 μ CMOS PROZESS** book.

GRIN Verlag Mrz 2008, 2008. Taschenbuch. Book Condition: Neu. 210x148x8 mm. This item is printed on demand - Print on Demand Neuware - Diplomarbeit aus dem Jahr 2002 im Fachbereich Elektrotechnik, Note: 1,0, FH JOANNEUM Kapfenberg, 26 Quellen im Literaturverzeichnis, Sprache: Deutsch, Abstract: Diese Diplomarbeit behandelt die Entwicklung eines voll integrierten LC- VCO s (Voltage Controlled Oscillator mit LC- Schwingkreis) in einem 0,35 μ CMOS Prozess. Der VCO wird in einer PLL (Phase Locked Loop) eines HF- Transceivers verwendet. Im ersten Kapitel wird kurz ein Einblick in den gegenwärtigen Stand der integrierten HF- Technik sowie deren speziellen Anforderungen gegeben. Kapitel 2 behandelt dann eine allgemeine Beschreibung von LC- VCO s. Die Herleitung von schwingfähigen Strukturen, Möglichkeiten für die Frequenz Verstimmung im Oszillator und eine Betrachtung der Effekte, die zu Phasenrauschen führen, bilden die Grundlage für die weitere Arbeit. In Kapitel 3 wird auf die wesentlichste leistungsbegrenzende Komponente in voll integrierten LC- VCO s, die integrierte Spule eingegangen. Die Auswahl einer guten Spule ist ein wichtiger Schritt und bedarf zumindest einem qualitativen Wissen über die einschränkenden Effekte. Der folgende Abschnitt geht auf die frequenzverstimmenden Bauteile ein, die Varaktoren (variable Kapazitäten). Hier werden die verfügbaren CMOS Varaktoren näher untersucht, wobei schon eine Vorauswahl für die prinzipielle Eignung in dieser Arbeit getroffen wird. Kapitel 5 behandelt dann die eigentliche Entwicklung des Oszillators. Die wesentlichen Kriterien für die Gestaltung und Dimensionierung des Oszillators sind hier ein möglichst linearer Tuningverlauf über den geforderten Frequenzbereich sowie die Erfüllung der Anforderungen für das Phasenrauschen unter Minimierung der Stromaufnahme. In Kapitel 6 werden die Ergebnisse der Messungen an den Testchips beschrieben. Ein Vergleich der Messergebnisse mit dem simulierten Verhalten sowie eine Annäherung der Simulationsmodelle an das reale Verhalten folgt in Kapitel 7. In Kapitel 8 werden die gewonnenen Erkenntnisse abschließend zusammengefasst. 120 pp. Deutsch.



Read Entwicklung eines integrierten 1,736 GHz LC- VCO für einen 0,35 μ CMOS Prozess Online



Download PDF Entwicklung eines integrierten 1,736 GHz LC- VCO für einen 0,35 μ CMOS Prozess

Other Kindle Books



[PDF] Psychologisches Testverfahren

Follow the hyperlink below to get "Psychologisches Testverfahren" document.

[Read Book »](#)



[PDF] Programming in D

Follow the hyperlink below to get "Programming in D" document.

[Read Book »](#)



[PDF] Have You Locked the Castle Gate?

Follow the hyperlink below to get "Have You Locked the Castle Gate?" document.

[Read Book »](#)



[PDF] Adobe Indesign CS/Cs2 Breakthroughs

Follow the hyperlink below to get "Adobe Indesign CS/Cs2 Breakthroughs" document.

[Read Book »](#)



[PDF] The Pickthorn Chronicles

Follow the hyperlink below to get "The Pickthorn Chronicles" document.

[Read Book »](#)



[PDF] The Java Tutorial (3rd Edition)

Follow the hyperlink below to get "The Java Tutorial (3rd Edition)" document.

[Read Book »](#)